



الخطة الدراسية

كلية تكنولوجيا المعلومات وعلوم الحاسوب

قسم علوم الحاسوب

الخطة الدراسية لدرجة الماجستير في علوم الحاسوب - مسار الشامل

أولاً: يشترط في المتقدم للقبول في هذا البرنامج

- (١) أن يكون حاصلاً على درجة البكالوريوس في تخصصات تكنولوجيا المعلومات، هندسة الحاسبات، أو التخصصات القريبة والتي يوافق عليها القسم.
- (٢) اجتياز متطلب اللغة الأجنبية للالتحاق بالبرنامج وفق تعليمات الجامعة النافذة .

ثانياً: تمنح درجة الماجستير في علوم الحاسوب / مسار الامتحان الشامل بعد إتمام المتطلبات الآتية :

- (١) استيفاء الشروط المنصوص عليها في تعليمات برنامج الماجستير رقم (٣) لسنة ٢٠١١م.
- (٢) دراسة المساقات الاستدراكية التي تقرها لجنة الدراسات العليا في القسم .
- (٣) دراسة ما لا يقل عن (٣٣) ساعة معتمدة من مستوى (٦٠٠) والنجاح فيها بمعدل تراكمي لا يقل عن ٧٥% موزعة كما يأتي:

أ. مساقات إجبارية ويخصص لها (٢٤) ساعة معتمدة وهي:-

رمز المساق	اسم المساق	عدد الساعات	الفصل الذي يطرح فيه
CS 61٧	برمجة كينونية (متقدم)	٣	الثاني
CS 630	نظم التشغيل (متقدم)	٣	الأول
CS 632	المعالجة المتوازية	٣	الأول
CS 634	معمارية شبكات الحاسوب	٣	الثاني
CS 651	تحليل الخوارزميات وتصميمها (متقدم)	٣	الأول
CS 670	الذكاء الاصطناعي (متقدم)	٣	الثاني
CS 672	نظم قواعد المعرفة	٣	الثاني
CS 695	مشروع تخرج	٣	الاول والثاني

ب. مساقات اختيارية ويخصص لها (٩) ساعة معتمدة يختارها الطالب من المساقات التالية:-

١. دراسة (٦) ساعات معتمدة من المجموعة (أ) التالية:
جدول المجموعة (أ): المساقات الاختيارية من قسم علوم الحاسوب

عدد الساعات	اسم المساق	رمز المساق ورقمه
٣	منهجية البحث العلمي	CS 603
٣	معمارية نظم الحاسوب (متقدم)	CS 631
٣	نظم التشغيل الموزعة والشبكية	CS 636
٣	شبكات الاستشعار الاسلكية	CS 637
٣	حوسبة الأداء العالي	CS 638
٣	معالجة اللغات الطبيعية	CS 671
٣	تعلم الآلة	CS 675
٣	معالجة الصور والرؤيا بالحاسوب	CS 681
٣	امن المعلومات	CS 683
٣	موضوعات خاصة	CS 691

٢. دراسة (٣) ساعات معتمدة من المجموعة (ب) التالية:
جدول المجموعة (ب): المساقات الاختيارية من الاقسام الاخرى

عدد الساعات	اسم المساق	رمز المساق ورقمه
٣	اختبار الفرضيات	Stat 634
٣	تصميم وتحليل التجارب الإحصائية	Stat 674
٣	الحسابات الإحصائية	Stat 681
٣	التحليل العددي المتقدم	Math 621
٣	المعادلات التفاضلية الجزئية (١)	Math 603
٣	معالجة الإشارات في الزمن الحقيقي	٦١٣ هـ
٣	تصميم النظم المضمنة	٦٥٤ هـ
٣	تصميم الأنظمة الرقمية باستخدام FPGAs	٦٥٥ هـ

٤) النجاح في الامتحان الشامل وفق التعليمات النافذة والتسجيل لمساق CS 698 ويحسب له صفر ساعة.